

Rec'd PCT/PTO 18 NOV 2004

10/521301
PCT/JP03/04821

日本国特許庁
JAPAN PATENT OFFICE

16.04.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 5月21日

出願番号

Application Number:

特願2002-146657

[ST.10/C]:

[JP2002-146657]

出願人

Applicant(s):

ローム株式会社

RECD 13 JUN 2003

WIPO

PCT

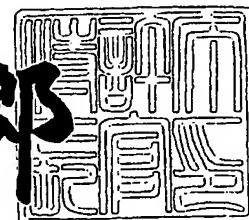
PRIORITY
DOCUMENT

SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

2003年 5月27日

特許庁長官
Commissioner,
Japan Patent Office

太田信一郎



BEST AVAILABLE COPY

出証番号 出証特2003-3039470

【書類名】 特許願

【整理番号】 PR200126

【提出日】 平成14年 5月21日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 H01L 33/00

【発明者】

 【住所又は居所】 京都市右京区西院溝崎町 2 1 番地 ローム株式会社 内

 【氏名】 磯川 慎二

【特許出願人】

 【識別番号】 000116024

 【住所又は居所】 京都市右京区西院溝崎町 2 1 番地

 【氏名又は名称】 ローム株式会社

【代理人】

 【識別番号】 100079131

 【弁理士】

 【氏名又は名称】 石井 暁夫

 【電話番号】 06-6353-3504

【選任した代理人】

 【識別番号】 100096747

 【弁理士】

 【氏名又は名称】 東野 正

【選任した代理人】

 【識別番号】 100099966

 【弁理士】

 【氏名又は名称】 西 博幸

【手数料の表示】

 【予納台帳番号】 018773

 【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9803444

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 半導体チップを使用した半導体装置

【特許請求の範囲】

【請求項 1】 平面視略四角形状の結晶基板の片面に、当該結晶基板の一つの角部に形成された 1 つの小さい領域の第 1 電極部と、該第 1 電極部と対峙し、且つ前記 1 つの角部に対して対角線上に位置する他の角部を含み、当該他の角部を挟む結晶基板の 2 側辺に沿って伸びるように形成された大きい領域の第 2 電極部とを備えた半導体チップと、

前記第 1 電極部及び第 2 電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された回路基板とからなり、

前記外部接続用電極は、前記第 1 電極部に接続する第 1 外部接続用電極と、前記第 2 電極部に接続する第 2 外部接続用電極とにより構成され、

前記第 1 外部接続用電極には、前記結晶基板における 1 側辺と交差するように伸びる細巾の第 1 リード部を有し、

前記第 2 外部接続用電極には、前記第 1 リード部が伸びる方向と反対向きに延び、且つ前記第 1 リード部が交差する 1 側辺と略平行な結晶基板の 1 側辺と交差するように伸びる少なくとも一本の細巾の第 2 リード部を有し、

前記第 1 リード部及び第 2 リード部は、互いに適宜寸法だけ偏倚して配置されていることを特徴とする半導体チップを使用した半導体装置。

【請求項 2】 平面視略四角形状の結晶基板の片面に、当該結晶基板の一つの角部に形成された 1 つの小さい領域の第 1 電極部と、該第 1 電極部と対峙し、且つ前記 1 つの角部に対して対角線上に位置する他の角部を含み、当該他の角部を挟む結晶基板の 2 側辺に沿って伸びるように形成された大きい領域の第 2 電極部とを備えた半導体チップと、

前記第 1 電極部及び第 2 電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された回路基板とからなり、

前記外部接続用電極は、前記第 1 電極部と接続する第 1 外部接続用電極と、前

記第 2 電極部に接続する第 2 外部接続用電極とにより構成され、

前記第 1 外部接続用電極には、前記結晶基板における 1 側辺と交差するように伸びる細巾の第 1 リード部を有し、

前記第 2 外部接続用電極には、前記第 1 リード部が伸びる方向と反対向きに延び、且つ前記第 1 リード部が交差する 1 側辺と略平行な結晶基板の 1 側辺と交差するように伸びる少なくとも一本の細巾の第 2 リード部を有し、

前記第 2 リード部の先端部には前記第 2 電極部と接続し、且つ前記第 1 リード部と平行状であって、適宜寸法だけ偏倚して配置される先端電極片を有していることを特徴とする半導体チップを使用した半導体装置。

【請求項 3】 平面視略四角形状の結晶基板の片面に、当該結晶基板の一つ側辺の略中央部に形成された 1 つの小さい領域の第 1 電極部と、該第 1 電極部と対峙し、且つ結晶基板の他の 3 側辺に沿って伸びるように形成された大きい領域の第 2 電極部とを備えた半導体チップと、

前記第 1 電極部及び第 2 電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された回路基板とからなり、

前記外部接続用電極は、前記第 1 電極部に接続する第 1 外部接続用電極と、前記第 2 電極部に接続する第 2 外部接続用電極とにより構成され、

前記第 1 外部接続用電極には、前記結晶基板における 1 側辺と交差するように伸びる細巾の第 1 リード部を有し、

前記第 2 外部接続用電極には、前記第 1 リード部が伸びる方向と反対向きに延び、且つ前記第 1 リード部が交差する 1 側辺と略平行な結晶基板の 1 側辺と交差するように伸びる少なくとも一本の細巾の第 2 リード部を有することを特徴とする半導体チップを使用した半導体装置。

【請求項 4】 前記第 2 外部接続用電極の第 2 リード部には、その先端部に当該第 2 リード部と少なくとも交差する方向に伸びて前記第 2 電極部に接続する先端電極片を備えたことを特徴とする請求項 1 乃至 3 のいずれかに記載の半導体チップを使用した半導体装置。

【請求項 5】 前記第 1 リード部及び第 2 リード部の幅寸法は、前記結晶基板

における相対向する各側辺の長さの 0.3～0.1 倍程度に設定されていることを特徴とする請求項 1 乃至 4 のいずれかに記載の半導体チップを使用した半導体装置。

【請求項 6】 前記結晶基板における前記第 2 リード部が交差する側辺と交差する側辺に対して略平行状に延び、且つ先端が当該側辺と交差して第 2 電極部に接触するようにした第 3 リード部を、前記第 2 外部接続用電極に連設したことを特徴とする請求項 1 乃至 5 のいずれかに記載の半導体チップを使用した半導体装置。

【請求項 7】 前記半導体チップは、発光素子であり、少なくとも前記半導体チップを、光透過性の合成樹脂製のモールド部にてパッケージしたことを特徴とする請求項 1 乃至 6 のいずれかに記載の半導体チップを使用した半導体装置。

【請求項 8】 レジスト膜を前記第 1 リード部、第 2 リード部及び第 3 リード部のうち半導体チップの外周寄り部位に形成したことを特徴とする請求項 1 乃至 7 のいずれかに記載の半導体チップを使用した半導体装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、半導体チップを使用した半導体装置であって、片面に第 1 電極部と第 2 電極部とが形成された半導体チップを、回路基板の表面に形成した一对の外部接続用電極に半田接続する構成に関するものである。

【0002】

【従来の技術】

従来、例えば、先行技術の特開平 11-121797 号公報や特開 2002-94123 号公報に開示されているように、表面実装型の発光ダイオードに搭載される半導体チップとしての発光ダイオードチップ（発光素子チップ）1 は、発光源が窒化ガリウム系化合物半導体であって、サファイアを用いた結晶基板の片面に複数の半導体薄膜層を、従来から周知の有機金属気相成長法によって成膜されている。この薄膜積層体は、図 1（a）及び図 1（b）に示すごとく、透明なサファイアを用いた平面視四角形状の結晶基板 1a から順に GaN バッファ層 1

b、n型Ga_{0.9}In_{0.1}N層1c、InGa_{0.5}N活性層1d、p型AlGa_{0.3}N層1e、及びp型Ga_{0.9}N層1fであってダブルヘテロ構造をなす。

【0003】

前記n型Ga_{0.9}N層1cの1つのコーナー部（角部）の上面はエッチングにより段差状に除去され、この除去された部分にTi及びAuの積層膜とその上にNiとAuの積層膜とを重ねたn側電極2（以下、第1電極部という）が蒸着法によって形成されている。また、前記エッチングによる除去部分を除いた最上層のp型Ga_{0.9}N層1fの上面には、NiとAuの積層膜からなるp型電極3（以下、第2電極部という）が前記と同様に蒸着法によって形成されている。

【0004】

そして、前記先行技術では、前記発光素子チップ1における第1電極部2及び第2電極部3の各上面には金（Au）を原料とするバンプ部を設け、これらバンプ部をチップ型の回路基板の表面に形成された一対の外部接続用電極に対して接続固定するように構成されていた。

【0005】

【発明が解決しようとする課題】

しかしながら、前記バンプ部は金（Au）を原料とするので、製造コストが高くなるという問題があった。また、発光素子チップ1（半導体チップ）を回路基板に押圧して、前記バンプ部を介して外部接続用電極に固定する方法では、回路基板に対する発光素子チップの接近時の姿勢そのまま固定されてしまい、以下のような装着時の姿勢のバラツキを修正することができなかった。

【0006】

この金製のバンプ部に代えて、半田ペースト等の加熱溶融性のダイボンディング剤による接続固定が考えられた。即ち、前記ダイボンディング剤の適宜量を、前記回路基板における各外部接続用電極の表面に塗着し、このダイボンディング剤の上に、半導体チップを載せ、この状態で、前記ダイボンディング剤を、加熱にて一旦溶融したのち凝固するという方法を採用していると、以下に述べるような問題があった。

【0007】

すなわち、前記外部接続用電極の表面に塗着したダイボンディング剤は、当該ダイボンディング剤を加熱にて溶融したとき、前記外部接続用電極の表面を四方に大きく広がり、この溶融ダイボンディング剤に載っている半導体チップも、前記溶融ダイボンディング剤の四方への広がりに伴って、外部接続用電極の表面に沿って、設定された中心からずれるように横移動し、この中心からずれ移動した位置において、前記溶融ダイボンディング剤の凝固にて外部接続用電極部に対して固定されることになる。

【 0 0 0 8 】

そして、従来の前記回路基板の表面に形成された一対の外部接続用電極の表面積が大きいことも相俟って、前記横ずれ量が大きくなるという問題があった。

【 0 0 0 9 】

また、例えば平面視四角形状の回路基板の左右側縁と同じく平面視四角形状の半導体チップの左右側縁とが平面視で非平行状の状態（傾いた状態）で、前記外部接続用電極に対して半導体チップが供給された場合に、この傾いた姿勢は修正されることなく前記非平行状の状態のままで外部接続用電極に固定されることになる。

【 0 0 1 0 】

従って、回路基板における外部接続用電極にダイボンディングした半導体チップを、合成樹脂製のモールド部にてパッケージする場合には、このモールド部における大きさを、当該モールド部にてパッケージする半導体チップが前記したように中心からずれ移動すること、及びその各側縁が回路基板の各側縁と非平行の傾いた姿勢になることを見込み、このいずれの場合においても、当該モールド部にて完全にパッケージできるように、大きくしなければならないから、半導体装置の大型化及び重量のアップを招来するのであった。

【 0 0 1 1 】

特に、前記半導体装置が、半導体チップを発光ダイオードチップとし、且つ、モールド部を透明合成樹脂製にしたチップ型LEDである場合には、前記した中心からずれ移動すること、及び発光ダイオードチップの各側面が回路基板の各側面と非平行の傾いた姿勢になることにより、発光ダイオードチップからの光の指

向性に変化するから、光の指向性のバラ付きが大きくなるのである。

【0012】

本発明は、これらの問題を解消することを技術的課題とするものである。

【0013】

【課題を解決するための手段】

この技術的課題を達成するため、請求項1に記載の発明の半導体チップを使用した半導体装置は、平面視略四角形状の結晶基板の片面に、当該結晶基板の一つの角部に形成された1つの小さい領域の第1電極部と、該第1電極部と対峙し、且つ前記1つの角部に対して対角線上に位置する他の角部を含み、当該他の角部を挟む結晶基板の2側辺に沿って伸びるように形成された大きい領域の第2電極部とを備えた半導体チップと、前記第1電極部及び第2電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された回路基板とからなり、前記外部接続用電極は、前記第1電極部に接続する第1外部接続用電極と、前記第2電極部に接続する第2外部接続用電極とにより構成され、前記第1外部接続用電極には、前記結晶基板における1側辺と交差するように伸びる細巾の第1リード部を有し、前記第2外部接続用電極には、前記第1リード部が伸びる方向と反対向きに延び、且つ前記第1リード部が交差する1側辺と略平行な結晶基板の1側辺と交差するように伸びる少なくとも一本の細巾の第2リード部を有し、前記第1リード部及び第2リード部は、互いに適宜寸法だけ偏倚して配置されていることを特徴とするものである。

【0014】

他方、請求項2に記載の発明の半導体チップを使用した半導体装置は、平面視略四角形状の結晶基板の片面に、当該結晶基板の一つの角部に形成された1つの小さい領域の第1電極部と、該第1電極部と対峙し、且つ前記1つの角部に対して対角線上に位置する他の角部を含み、当該他の角部を挟む結晶基板の2側辺に沿って伸びるように形成された大きい領域の第2電極部とを備えた半導体チップと、前記第1電極部及び第2電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された

回路基板とからなり、前記外部接続用電極は、前記第 1 電極部と接続する第 1 外部接続用電極と、前記第 2 電極部に接続する第 2 外部接続用電極とにより構成され、前記第 1 外部接続用電極には、前記結晶基板における 1 側辺と交差するように伸びる細巾の第 1 リード部を有し、前記第 2 外部接続用電極には、前記第 1 リード部が伸びる方向と反対向きに延び、且つ前記第 1 リード部が交差する 1 側辺と略平行な結晶基板の 1 側辺と交差するように伸びる少なくとも一本の細巾の第 2 リード部を有し、前記第 2 リード部の先端部には前記第 2 電極部と接続し、且つ前記第 1 リード部と平行状であって、適宜寸法だけ偏倚して配置される先端電極片を有していることを特徴とするものである。

【 0 0 1 5 】

他方、請求項 3 に記載の発明の半導体チップを使用した半導体装置は、平面視略四角形状の結晶基板の片面に、当該結晶基板の一つ側辺の略中央部に形成された 1 つの小さい領域の第 1 電極部と、該第 1 電極部と対峙し、且つ結晶基板の他の 3 側辺に沿って伸びるように形成された大きい領域の第 2 電極部とを備えた半導体チップと、

前記第 1 電極部及び第 2 電極部とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤により接合される一対の外部接続用電極が表面に形成された回路基板とからなり、

前記外部接続用電極は、前記第 1 電極部に接続する第 1 外部接続用電極と、前記第 2 電極部に接続する第 2 外部接続用電極とにより構成され、

前記第 1 外部接続用電極には、前記結晶基板における 1 側辺と交差するように伸びる細巾の第 1 リード部を有し、

前記第 2 外部接続用電極には、前記第 1 リード部が伸びる方向と反対向きに延び、且つ前記第 1 リード部が交差する 1 側辺と略平行な結晶基板の 1 側辺と交差するように伸びる少なくとも一本の細巾の第 2 リード部を有することを特徴とするものである。

【 0 0 1 6 】

そして、請求項 4 に記載の発明は、請求項 1 乃至 3 のいずれかに記載の半導体チップを使用した半導体装置において、前記第 2 外部接続用電極の第 2 リード部

には、その先端部に当該第 2 リード部と少なくとも交差する方向に伸びて前記第 2 電極部に接続する先端電極片を備えたものである。

【0017】

また、請求項 5 に記載の発明は、請求項 1 乃至 4 のいずれかに記載の半導体チップを使用した半導体装置において、前記第 1 リード部及び第 2 リード部の幅寸法は、前記結晶基板における相対向する各側辺の長さの 0.3 ～ 0.1 倍程度に設定されているものである。

【0018】

さらに、請求項 6 に記載の発明は、請求項 1 乃至 5 のいずれかに記載の半導体チップを使用した半導体装置において、前記結晶基板における前記第 2 リード部が交差する側辺と交差する側辺に対して略平行状に延び、且つ先端が当該側辺と交差して第 2 電極部に接触するようにした第 3 リード部を、前記第 2 外部接続用電極に建設したものである。

【0019】

請求項 7 に記載の発明は、請求項 1 乃至 6 のいずれかに記載の半導体チップを使用した半導体装置において、前記半導体チップは、発光素子であり、少なくとも前記半導体チップを、光透過性の合成樹脂製のモールド部にてパッケージしたものである。

【0020】

請求項 8 に記載の発明は、請求項 1 乃至 7 のいずれかに記載の半導体チップを使用した半導体装置において、レジスト膜を前記第 1 リード部、第 2 リード部及び第 3 リード部のうち半導体チップの外周寄り部位に形成したものである。

【0021】

【発明の作用・効果】

請求項 1 及び請求項 2 の発明では、回路基板の表面に設けられた前記第 1 外部接続用電極及び第 2 外部接続用電極に半田ペースト等の加熱溶融性のダイボンディング剤を塗布した後、これらに半導体チップの第 1 電極部及び第 2 電極部をそれぞれ対応させて合わせよう載せる。

【0022】

その場合、第 1 外部接続用電極に前記半導体チップにおける 1 つの角部に形成された小さい領域の第 1 電極部が合わさる一方、半導体チップにおける前記第 1 電極部を囲み、且つ前記 1 つの角部と対角線上に位置する他の角部を含むような大きい面積の第 2 電極部が前記第 2 外部接続用電極に合わさる。

【 0 0 2 3 】

これにより、溶融したダイボンディング剤は、各外部接続用電極の表面を四方に広がり、特に細巾のリード部の表面に沿い且つ半導体チップ（結晶基板）の側辺から伸びる方向に広がる。そして、前記各リード部と半導体チップの側辺との交差部においては、当該半導体チップの側辺に沿っても溶融ダイボンディング剤が広がる。そのときの溶融したダイボンディング剤の表面張力が前記各リード部とそれに交差する半導体チップ（結晶基板）の側辺とに同時に作用するので、各 1 リード部の伸びる方向と、それに交差する結晶基板の側辺との交差角度が略 90 度になるように自動的に姿勢変更されるというセルフアライメント現象が発生する。

【 0 0 2 4 】

特に、請求項 1 の発明のように、細巾の第 1 リード部と第 2 リード部とを適宜偏倚させるように配置することにより、第 2 リード部の延長線が半導体チップの平面視の面積の中心部に近い位置になるように第 1 外部接続用電極を形成したとき、第 1 リード部（第 1 外部接続用電極）が、前記半導体チップの中心部から遠くに離れた角部の第 1 電極部に合わさることになる。従って、前記第 1 リード部が半導体チップの側辺から突出する位置は、第 2 リード部が半導体チップの側辺から突出する位置よりも当該半導体チップの平面視の面積の中心部から遠い位置にあるから、前記表面張力が作用するモーメント力（半導体チップをその中心点回りに回動させる力）は、第 1 リード部側で大きくなるので、前記第 1 リード部及び第 2 リード部の伸びる方向と交差する結晶基板の 2 つの相対向する側辺が、前記両リード部の伸びる方向に対して直交しない非平行の向き姿勢（傾き姿勢）で載せられた場合にも、前記第 1 リード部及び第 2 リード部の伸びる方向と、それに交差する結晶基板の 2 つの相対向する側辺との交差角度が略 90 度になるように自動的に姿勢変更される作用が強くなるのである。

【0025】

このように、溶融したダイボンディング剤の表面張力によるセルフアライメントにて、前記四角形の半導体チップは、その傾き姿勢が無くなるように自動的に修正されるとともに、当該半導体チップを回路基板の中心に正確に位置するように自動的に修正されることになる。

【0026】

この状態で冷却により、前記溶融したダイボンディング剤が固化すると、前記自動修正された姿勢で、半導体チップが回路基板に対して固定されるのである。

【0027】

第2請求項の発明によれば、前記第2外部接続用電極には、前記第1リード部が伸びる方向と反対向きに延び、且つ前記第1リード部が交差する1側辺と略平行な結晶基板の1側辺と交差するように伸びる少なくとも一本の細巾の第2リード部を有し、前記第2リード部の先端部には前記第2電極部と接続し、且つ前記第1リード部と平行状であって、適宜寸法だけ偏倚して配置される先端電極片を有している。従って、溶融したダイボンディング剤が前記先端電極片の表面と半導体チップの第2電極部の表面との隙間に沿って広がり、他方、第1リード部の表面と第1電極部の表面の隙間に沿って広がり、そのときの前記先端電極片の個所での表面張力と第1リード部での表面張力とが、当該半導体チップの平面視の面積の中心部を挟んで両側でバランスすることになり、溶融したダイボンディング剤の表面張力によるセルフアライメントにて、前記四角形の半導体チップは、その傾き姿勢が無くなるように自動的に修正されるとともに、当該半導体チップを回路基板の中心に正確に位置するように自動的に修正されるのである。

【0028】

第3請求項の発明によれば、第1電極部が、平面視略四角形状の結晶基板の一つ側辺の略中央部に形成され、第2電極部が、前記第1電極部と対峙し、且つ結晶基板の他の3側辺に沿って伸びるように形成されるから、第1電極部と第2電極部とは、半導体チップの平面視において左右対称状に形成されることになり、前記第1電極部に合わさる第1リード部と第2電極部に合わさる第2リード部は、互いに反対向きに伸びるから、半導体チップにおける相対向する平行状の2側

辺と、前記各リード部との交差部においては、当該半導体チップの側辺に沿って
も溶融ダイボンディング剤が広がると共に、各リード部の伸びる方向にも広がり
、そのときの溶融したダイボンディング剤の表面張力が前記各リード部とそれに
交差する半導体チップ（結晶基板）の側辺とに同時に作用するので、各１リード
部の伸びる方向と、それに交差する結晶基板の側辺との交差角度が略 90 度にな
るように自動的に姿勢変更されるというセルフアライメント現象が発生し、回路
基板に対する半導体チップの搭載姿勢を整えることができるという効果を奏する
。

【 0 0 2 9 】

そして、請求項 4 に記載の発明は、請求項 1 乃至 3 のいずれかに記載の半導体
チップを使用した半導体装置において、前記第 2 外部接続用電極の第 2 リード部
には、その先端部に当該第 2 リード部と交差する方向に伸びて前記第 2 電極部に
接続する先端電極片を備えたものであるから、この先端電極片により第 2 電極部
との電氣的接合面積が増大すると共に、この部分（先端電極片）でも溶融ダイボ
ンディング剤による表面張力で、前記セルフアライメントによる半導体チップの
姿勢修正の効果を一層達成させることができる。

【 0 0 3 0 】

また、請求項 5 に記載の発明は、請求項 1 乃至 4 のいずれかに記載の半導体チ
ップを使用した半導体装置において、前記第 1 リード部及び第 2 リード部の幅寸
法は、前記結晶基板における相対向する各側辺の長さの 0.3 ～ 0.1 倍程度に
設定されているものであり、溶融したダイボンディング剤が前記各リード部の長
手方向に伸びる側縁に沿って広がり易くなり、前記セルフアライメントによる半
導体チップの姿勢修正の効果を一層達成させることができる。

【 0 0 3 1 】

さらに、請求項 6 に記載の発明は、請求項 1 乃至 5 のいずれかに記載の半導体
チップを使用した半導体装置において、前記結晶基板における前記第 2 リード部
が交差する側辺と交差する側辺と略平行状に延び、且つ先端部が当該側辺と交差
して第 2 電極部に接触するようにした第 3 リード部を、前記第 2 外部接続用電極
に連設したものであり、前記第 1 リード部及び第 2 リード部における前記セルフ

アライメントに加えて、これら両リード部が延びる方向に平行な結晶基板の側辺と第3リード部の先端部におけるセルフアライメントの作用・効果が付加されるから、そのセルフアライメントによる半導体チップの姿勢修正の効果がより向上するのである。

【0032】

請求項7に記載の発明は、請求項1乃至6のいずれかに記載の半導体チップを使用した半導体装置において、前記半導体チップは、発光素子であり、少なくとも前記半導体チップを、光透過性の合成樹脂製のモールド部にてパッケージしたものである。

【0033】

従って、回路基板に対する発光素子の配置姿勢を整えることができ、発光素子からの光の発射方向（光の指向性）のバラツキが無くなると共に、この半導体チップをパッケージするモールド部を、従来の場合よりも小さく、ひいては、半導体装置を小型・軽量化できるのである。

【0034】

ダイボンディング剤を前記第1リード部、第2リード部及び第3リード部に塗布した後、加熱すると、表面張力により塗布量の多い方向に流れる。その流れ方向が半導体チップの外周より外側である場合、当該ダイボンディング剤による電極部とリード部との電氣的接触が不良となる。しかし、請求項8に記載の発明によれば、レジスト膜を前記第1リード部、第2リード部及び第3リード部のうち半導体チップの外周寄り部位に形成すると、このレジスト膜により、リード部の長手方向に沿って半導体チップの外周より外側に流れるダイボンディング剤の流れをせき止めることになり、前記電氣的接触不良の発生を確実に防止できる。

【0035】

また、レジスト剤を光反射率の高い白色等の色にしておけば、発光素子から回路基板の表面方向に発射された光が前記レジスト剤にて反射され、効率の良いチップ型発光ダイオードを提供することができるという効果を奏する。

【0036】

【発明の実施の形態】

以下、本発明の実施の形態を、半導体装置の一例としてのチップ型LEDに適用した場合の図面について説明する。図1～図6は、第1の実施の形態を示す。チップ型LEDは、絶縁基板からなる平面視四角形状（正方形及び長方形を含む以下同じ）の回路基板10の表面に形成された第1外部接続用電極13と第2外部接続用電極14とに、半田ペースト等の加熱溶融性のダイボンディング剤を塗布した後、これらに上下反転させた半導体チップの第1電極部2及び第2電極部3をそれぞれ対応させて合わせようとして載せて加熱した後、前記ダイボンディング剤の凝固にて位置固定されて、電氣的に接続させ、次いで、発光ダイオードチップ1全体を覆うように、回路基板10の表面側に透光性の合成樹脂製のモールド部19を設けたものである。

【0037】

図1（a）及び図1（b）に示す半導体チップの1例としての発光ダイオードチップ（発光素子）1の構成は従来例（前述）と略同じである。即ち、透明なサファイアを用いた平面視四角形状（正方形及び長方形を含む以下同じ）の結晶基板1aから上へ順にGa_{0.5}N_{0.5}バッファ層1b、n型Ga_{0.5}N層1c、InGa_{0.5}N活性層1d、p型AlGa_{0.5}N層1e、及びp型Ga_{0.5}N層1fであってダブルヘテロ構造をなす。

【0038】

前記n型Ga_{0.5}N層1cの1つの角部の上面はエッチングにより段差状に除去され、この除去された部分にTi及びAuの積層膜とその上にNiとAuの積層膜とを重ねたn側電極である第1電極部2が蒸着法によって形成されている。また、前記エッチングによる除去部分を除いた部分、即ち、前記第1電極部2が位置する角部に対して対角線上に位置する他の角部を含み且つ当該他の角部を挟む結晶基板1aの2側辺に沿って延びるように形成された最上層のp型Ga_{0.5}N層1fの上面には、NiとAuの積層膜からなるp型電極である第2電極部3が前記と同様に蒸着法によって形成されている。従って、第1電極部2は前記1つの角部に小さい領域で例えば平面視略5角形状に形成される一方、第2電極部3は、前記第1電極部2と平面視で略L状の隙間4を隔てて配置される大きい面積（領域）の略L状に形成されている。

【 0 0 3 9 】

他方、チップ型の回路基板 1 0 は、図 2 及び図 3 に示すように、ガラスエポキシ等の電気絶縁性の平面視略四角形状の基板からなり、その回路基板 1 0 には、相對峙する一対の側辺に、金属膜による一対の端子電極 1 1、1 2 が形成されている。なお、前記両端子電極 1 1、1 2 は、回路基板 1 0 の上面から端面及び下面にわたるように延びている。

【 0 0 4 0 】

回路基板 1 0 の表面（上面）には、前記端子電極 1 1 に電氣的に接続される第 1 外部接続用電極 1 3 と、端子電極 1 2 に電氣的に接続される第 2 外部接続用電極 1 4 とが同じく金属膜によりパターン形成されている。

【 0 0 4 1 】

そして、図 2 及び図 3 に示されているように、前記第 1 外部接続用電極 1 3 は、基端が前記端子電極 1 1 に連設された 1 本の第 1 リード部 1 5 を有し、該第 1 リード部 1 5 は回路基板 1 0 の長手方向に伸びる側縁 1 0 a、1 0 b と平行状に形成されている。第 1 リード部 1 5 の先端部は前記発光ダイオードチップ 1 における第 1 電極部 2 と平面視で重なるように配置される。

【 0 0 4 2 】

第 2 外部接続用電極 1 4 は、前記他方の端子電極 1 2 に基端が各々連設された複数本の第 2 リード部 1 6 a、1 6 b と、平面視 L 字状の第 3 リード部 1 7 とを備える（有する）。第 2 リード部 1 6 a、1 6 b 及び第 3 リード部 1 7 も、回路基板 1 0 の長手方向に伸びる側縁 1 0 a、1 0 b と平行状に形成されており、且つ第 1 リード部 1 5 に対して少なくとも 1 本の第 2 リード部（実施例では、第 2 リード部 1 6 b）及び第 3 リード部 1 7 が、それぞれ直線状に並ばないように、適宜寸法 H 1、H 2 だけ偏倚されている（図 3 参照）。そして、前記第 2 リード部 1 6 a、1 6 b 及び第 3 リード部 1 7 の各先端部は前記発光ダイオードチップ 1 における第 2 電極部 3 と平面視で重なるように配置されている。

【 0 0 4 3 】

また、前記第 1 リード部 1 5、第 2 リード部 1 6 a、1 6 b 及び第 3 リード部 1 7 の幅寸法 H 3 は、発光ダイオードチップ 1 の結晶基板 1 a の 1 側辺の長さの

略0.3 ～0.1 倍程度の細幅であり、端子電極11及び端子電極12表面側と一体的にパターン形成されたものである。

【0044】

そして、前記発光ダイオードチップ1における第1電極部2及び第2電極部3の各上面を下向きに反転させ、この第1電極部2及び第2電極部3を、チップ型の回路基板10の表面に形成された第1外部接続用電極13における第1リード部15と第2外部接続用電極14における第2リード部16a、16b及び第3リード部17に対して、半田ペースト等の加熱溶融性のダイボンディング剤20により接続固定するように構成されている。

【0045】

その場合、第1実施形態では、第1リード部15、第2リード部16a、16b及び第3リード部17の各先端部近傍の表面に、図6(a)でハッチングの位置で示すように、前記半田ペースト等の加熱溶融性のダイボンディング剤20を塗着する。次いで、このダイボンディング剤20の上に、発光ダイオードチップ1を第1電極部2及び第2電極部3が下向きになるように反転させて載せ、その状態で半田等の溶融点以上の温度に加熱した後、冷却してダイボンディング剤20を凝固させる。

【0046】

前記第1リード部15の上面の先端部上に前記第1電極部2が位置し、且つ第2リード部16a、16b及び第3リード部17の各上面の先端部が第2電極部3上に重なるように発光ダイオードチップ1を配置する。このときの発光ダイオードチップ1（結晶基板1a）を平面視で見たときの4側辺を図2に示すごとく、第1側辺1a1、第2側辺1a2、第3側辺1a3、第4側辺1a4とするとき、図6(a)に示すように、平面視において、前記第1リード部15は、平面視四角形の発光ダイオードチップ1（結晶基板1a）の第1側辺1a1と交差するように伸びる。また、第2リード部16a、16bは、前記発光ダイオードチップ1（結晶基板1a）の第3側辺1a3と交差するように伸びる。他方、第3リード部17の基端側は、結晶基板1aの第4側辺1a4と平行状で且つ当該第4側辺1a4より外に位置し、第3リード部17の先端部17a（L字状に屈

曲した部分)が前記第4側辺1a4と交差するように伸びている。

【0047】

そして、上述のように、発光ダイオードチップ1を回路基板の上面に載せるときに、図6(a)に二点鎖線で示すように、回路基板10の一对の側縁10a、10bに対して、発光ダイオードチップ1における第1側辺1a1及び第4側辺1a4が非平行状に傾いた状態、或いは、発光ダイオードチップ1が前記回路基板10の表面の中心からずれた位置に載せられている場合に、加熱溶融した半田(ダイボンディング剤)20における表面張力が、各リード部15、16a、16b、17aと発光ダイオードチップ1の各側辺1a1、1a3、1a4との交差部に同時に作用するから、この表面張力によるセルフアライメント現象にて、平面視四角形の発光ダイオードチップ1は、前記第1リード部15の伸びる方向と発光ダイオードチップ1の第1側辺1a1の交差角度が平面視で略90度になり、同様に、第2リード部16a、16bの伸びる方向と第3側辺1a3との交差角度が平面視で略90度となり、さらに、第3リード部17の先端部17aの伸びる方向と第4側辺1a4との交差角度が平面視で略90度となるように、姿勢の向きに自動的に修正される(図6(b)参照)。実施形態では、前記第1リード部15及び第2リード部16a、16bの伸びる方向が回路基板10の一对の側縁10a(10b)と平行状に形成されているから、四角形の発光ダイオードチップ1の第1側辺1a1と回路基板10の側縁10aとが平行状になるように姿勢修正されるのである。

【0048】

そして、前記発光ダイオードチップ1は、前記のように修正された姿勢のまま、溶融半田の凝固にて固定される。前記図2～図6において、第3リード部17を省略した実施の形態であっても良い。

【0049】

なお、図6(a)の実施形態では、第1リード部15の先端部(第1電極部2との接合部の位置及び第1リード部15の伸びる線が、発光ダイオードチップ1(結晶基板1a)の平面視の面積の中心から大きく離れている一方、第2リード部16a、16bの伸びる線及び第3リード部17の先端部17aの伸びる線は

発光ダイオードチップ 1 の平面視の面積の中心に近い。したがって、溶融したダイボンディング剤 2 0 による表面張力が作用するモーメント力（半導体チップをその中心点回りに回動させる力）は、第 1 リード部 1 5 側で大きくなるので、前記第 1 リード部 1 5 及び第 2 リード部の伸びる方向と交差する結晶基板の 2 つの相対向する側辺（第 1 側辺 1 a 1 と第 3 側辺 1 a 3 と）が、前記両リード部の伸びる方向に対して直交しない非平行の向き姿勢（傾き姿勢）で載せられた場合にも、前記第 1 リード部 1 5 及び第 2 リード部 1 6 a, 1 6 b の伸びる方向と、それに交差する結晶基板 1 a の 2 つの相対向する側辺（第 1 側辺 1 a 1 と第 3 側辺 1 a 3 と）との交差角度が略 9 0 度になるように自動的に姿勢変更されるとともに、当該発光ダイオードチップ 1 が回路基板 1 0 の表面積における中心に正確に位置するように自動的に修正される作用が強くなると考えられる。

【 0 0 5 0 】

図 7 (a) 及び図 7 (b) で示す第 2 実施形態では、前記第 1 リード部 1 5、第 2 リード部 1 6 a, 1 6 b 及び第 3 リード部 1 7 の表面（上面）と回路基板 1 0 の表面のうち、発光ダイオードチップ 1 の外周寄り部位、換言すると、各リード部の基端側（端子電極 1 1、1 2 に近い側）にレジスト膜 2 1 を塗着して覆った後、第 1 リード部 1 5、第 2 リード部 1 6 a, 1 6 b 及び第 3 リード部 1 7 の各先端部近傍の表面に、図 7 (a) でハッチングの位置で示すように、前記半田等の加熱溶融性のダイボンディング剤 2 0 を塗着する。

【 0 0 5 1 】

前記各リード部 1 5、1 6 a, 1 6 b、1 7 の上面に塗着された半田（ダイボンディング剤）2 0 が溶融したとき、例えば、前記各リード部 1 5、1 6 a, 1 6 b、1 7 の基端側に塗着量が多くてその方向に溶融半田（ダイボンディング剤）2 0 が引かれて、第 1 電極部 2 及び第 2 電極部 3 から、前記溶融半田が外れた位置まで移動してしまうと、各リード部と電極部と電氣的接合不良が発生する。しかし、上述のような位置にレジスト膜 2 1 を形成しておけば、当該レジスト膜 2 1 に邪魔されて、各リード部の伸びる方向に沿っての溶融半田の移動が阻止されるから、前記セルフアライメントによる効果による姿勢修正の作用が向上すると共に、電氣的接合不良も防止できる。この溶融ダイボンディング剤 2 0 の移動

を阻止するためには、各リード部だけにレジスト膜 2 1 を塗着するのみで良い。さらに、レジスト膜 2 1 を白色等、光反射率の高い色のものを使用した場合、発光ダイオードチップ 1 から発射された光が、回路基板 1 0 の表面側であるレジスト膜 2 1 にて反射される効率が高くなり、発光ダイオードチップの光効率が向上するという効果も奏する。

【 0 0 5 2 】

図 8 (a) 、図 8 (b) に示す第 3 実施形態では、第 1 外部接続用電極 1 3 としての第 1 リード部 1 5 は前記第 1 、第 2 実施形態と同じであるが、第 2 外部接続用電極 1 4 としての第 2 リード部 2 2 は 1 本であり、且つ第 1 リード部 1 5 と第 2 リード部 2 2 とは適宜寸法 H 4 だけ偏倚している。さらに、第 2 リード部 2 2 の先端部は、平面視で L 字状等で少なくとも第 2 リード部 2 2 の伸びる方向と交差する方向に伸びるように先端電極片 2 3 が一体的に形成されているものである。

【 0 0 5 3 】

このように構成することにより、第 1 リード部 1 5 の先端部と、第 2 リード部 2 2 とその各先端電極部 2 3 近傍の表面に、図 8 (a) でハッチングの位置で示すように、前記半田ペースト等の加熱溶融性のダイボンディング剤 2 0 を塗着する。次いで、このダイボンディング剤 2 0 の上に、発光ダイオードチップ 1 を第 1 電極部 2 及び第 2 電極部 3 が下向きになるように反転させて載せ、その状態で半田等の溶融点以上の温度に加熱した後、冷却してダイボンディング剤 2 0 を凝固させる。

【 0 0 5 4 】

その場合に、図 8 (a) に二点鎖線で示すように、回路基板 1 0 の一対の側縁 1 0 a , 1 0 b に対して、発光ダイオードチップ 1 における第 1 側辺 1 a 1 及び第 4 側辺 1 a 4 が非平行状に傾いた状態、或いは、発光ダイオードチップ 1 が前記回路基板 1 0 の表面の中心からずれた位置に載せられている場合であっても、加熱溶融した半田 (ダイボンディング剤) 2 0 における表面張力が、各リード部 1 5 、 2 2 と発光ダイオードチップ 1 の各側辺 1 a 1 , 1 a 3 との交差部に同時に作用するから、この表面張力によるセルフアライメント現象にて、平面視四角

形の発光ダイオードチップ 1 は、前記第 1 リード部 1 5 の伸びる方向と発光ダイオードチップ 1 の第 1 側辺 1 a 1 の交差角度が平面視で略 9 0 度になり、同様に、第 2 リード部 2 2 の伸びる方向と第 3 側辺 1 a 3 との交差角度が平面視で略 9 0 度となるように、姿勢の向きに自動的に修正される（図 8（b）参照）。また、第 2 リード部 2 2 における先端電極片 2 3 の存在により、第 2 電極部 3 との電氣的接合が良好となる。

【 0 0 5 5 】

図 9（a）及び図 9（b）に示す第 4 実施形態は、前記第 3 実施形態の形態のリード部 1 5、2 2 と回路基板 1 0 の表面とに対して発光ダイオードチップ 1 の外周寄り部位にレジスト膜 2 1 を塗着形成した場合であって、第 3 実施形態による作用・効果に加えて、第 2 実施形態（図 7（a）及び図 7（b）参照）と同様の作用・効果を奏することができる。

【 0 0 5 6 】

図 1 0（a）及び図 1 0（b）に示す第 5 実施形態は、前記第 3 実施形態の形態の第 1 リード部 1 5 に対して第 2 リード部 2 2 は略同一直線上に配置されている。そして、この第 2 リード部 2 2 の先端部には、当該第 2 リード部 2 2 が延びる方向と略直交する方向に延びる第 1 先端電極片 2 3 a と、該第 1 先端電極片 2 3 a と平面視で略直交する方向に延びる第 2 先端電極片 2 3 b とが一体的にパターン形成されており、且つ第 2 先端電極片 2 3 b は、前記第 1 リード部 1 5 と適宜寸法 H 5 だけ偏倚している。また、前記第 1 先端電極片 2 3 a 及び第 2 先端電極片 2 3 b は 発光ダイオードチップ 1（結晶基板 1 a）の第 2 電極部 3 に接続する（重なる）位置に形成される。

【 0 0 5 7 】

このように構成することにより、第 1 リード部 1 5 の先端部と、第 2 リード部 2 2 とその第 1 先端電極片 2 3 a 及び第 2 先端電極片 2 3 b の表面に、図 1 0（a）でハッチングの位置で示すように、前記半田ペースト等の加熱溶融性のダイボンディング剤 2 0 を塗着する。次いで、このダイボンディング剤 2 0 の上に、発光ダイオードチップ 1 を第 1 電極部 2 及び第 2 電極部 3 が下向きになるように反転させて載せ、その状態で半田等の溶融点以上の温度に加熱した後、冷却して

ダイボンディング剤 20 を凝固させる。

【 0 0 5 8 】

その場合に、図 10 (a) に二点鎖線で示すように、回路基板 10 の一対の側縁 10 a, 10 b に対して、発光ダイオードチップ 1 における第 1 側辺 1 a 1 及び第 4 側辺 1 a 4 が非平行状に傾いた状態、或いは、発光ダイオードチップ 1 が前記回路基板 10 の表面の中心からずれた位置に載せられている場合であっても、加熱溶融した半田（ダイボンディング剤）20 における表面張力が、各リード部 15、22 と発光ダイオードチップ 1 の各側辺 1 a 1, 1 a 3 との交差部に同時に作用すると共に第 1 先端電極片 23 a 及び第 2 先端電極片 23 b の表面と第 2 電極部の表面との隙間にも同時に作用するから、これらの表面張力によるセルフアライメント現象にて、平面視四角形の発光ダイオードチップ 1 は、前記第 1 リード部 15 の伸びる方向と発光ダイオードチップ 1 の第 1 側辺 1 a 1 の交差角度が平面視で略 90 度になり、同様に、第 2 リード部 22 の伸びる方向と第 3 側辺 1 a 3 との交差角度が平面視で略 90 度となるように、姿勢の向きに自動的に修正される（図 8 (b) 参照）。また、第 2 リード部 22 における第 1 先端電極片 23 a 及び第 2 先端電極片 23 b の存在により、第 2 電極部 3 との電氣的接合が良好となる。

【 0 0 5 9 】

図 11 (a) 及び図 11 (b) に示す第 6 実施形態は、前記第 5 実施形態の形態のリード部 15、22 と回路基板 10 の表面とに対して発光ダイオードチップ 1 の外周寄り部位にレジスト膜 21 を塗着形成した場合であって、第 5 実施形態による作用・効果に加えて、第 2 実施形態（図 7 (a) 及び図 7 (b) 参照）と同様の作用・効果を奏することができる。

【 0 0 6 0 】

図 12 に示す第 7 実施形態では、発光ダイオードチップ 1 における平面視略四角形状の結晶基板 1 a の片面に形成された第 1 電極部 2 は、当該結晶基板の一つ側辺の略中央部に形成された 1 つの小さい領域のものであり、第 2 電極部 3 は、前記第 1 電極部 2 と対峙し、且つ結晶基板 1 a の他の 3 側辺に沿って伸びるように形成された大きい領域のものであって、図 12 において左右対称形状となる。

回路基板 1 0 の表面には、前記第 1 電極部 2 及び第 2 電極部 3 とにそれぞれ半田ペースト等の加熱溶融性のダイボンディング剤 2 0 により接合される第 1 外部接続用電極 1 2 と第 2 外部接続用電極 1 3 とが次に述べるようにパターン形成され、回路基板 1 0 の両端の端子電極 1 1、1 2 にそれぞれ一体的連設されている。そして、前記第 1 外部接続用電極 1 1 には、前記結晶基板 1 a における 1 側辺と交差するように伸びる細巾の第 1 リード部 2 4 を一体的に設け、前記第 2 外部接続用電極 1 2 には、前記第 1 リード部 2 4 が伸びる方向と反対向きに延び、且つ前記第 1 リード部 2 4 が交差する 1 側辺と略平行な結晶基板 1 a の 1 側辺と交差するように伸びる一本の第 2 リード部 2 5 を設け、この第 2 リード部 2 5 の先端には、前記第 2 電極部 3 に接合できる先端電極片 2 5 a が一体的に形成されているものである。

【 0 0 6 1 】

本実施形態では、発光ダイオードチップ 1 における第 1 電極部 2 及び第 2 電極部 3 が左右対称形状であると共に、第 1 リード部 2 4 と第 2 リード部 2 5 が同一直線上に延びているから、加熱溶融した半田における表面張力が第 1 リード部 2 4 と第 2 リード部 2 5 との伸びる方向とそれらに交差する発光ダイオードチップ 1 (結晶基板 1 a) の相對峙する 2 つの側辺に沿う方向とに同時且つ略同じ強さで (略均等に) 作用するので、発光ダイオードチップ 1 における各側面が回路基板 1 0 における左右側縁 1 0 a、1 0 b に対して非平行の向き姿勢で載せられているか、或いは、発光ダイオードチップ 1 が前記回路基板 1 0 の表面の中心からずれた位置に載せられている場合にも、前記表面張力によるセルフアライメント作用にて、前記四角形の発光ダイオードチップ 1 は、その各側面が四角形の回路基板 1 0 における各側縁と平行又は略平行になる姿勢の向きに自動的に修正されるとともに、当該発光ダイオードチップ 1 が回路基板 1 0 の表面積の中心に正確に位置するように自動的に修正されることになる。

【 0 0 6 2 】

そして、前記発光ダイオードチップ 1 は、前記のように修正された姿勢のまま、溶融半田の凝固にて固定される。

【 0 0 6 3 】

前記各実施形態において、本発明者達の実験によると、加熱溶融した半田における表面張力のセルフアライメントによる前記した自動的な修正は、各リード部の幅寸法を、前記発光ダイオードチップ 1 における四角形の各辺の長さ寸法の 0.1 ～ 0.3 倍程度にしたとき、確実に達成できるのであり、導電性ペースト等の半田ペースト以外の熱溶融性のダイボンディング剤についても同様であった。

【 0 0 6 4 】

つまり、前記各実施形態のように構成することにより、回路基板 1 0 に対する発光ダイオードチップ 1 のダイボンディングに際して、ダイボンディング剤のセルフアライメントにより、回路基板 1 0 における各リード部の伸びる方向と発光ダイオードチップ 1 の一対の側面とが略平行になるように、姿勢修正できるからこの発光ダイオードチップ 1 をパッケージするモールド部 1 9 及び回路基板 1 0 における幅寸法を、従来の場合よりも小さくでき、ひいては、チップ型 L E D を小型・軽量化できるとともに、発光ダイオードチップ 1 からの発射される光の指向性のバラ付きを小さくできる。

【 0 0 6 5 】

前記実施の形態は、発光ダイオードチップを使用したチップ型 L E D に適用した場合であったが、本発明は、このチップ型 L E D に限らず、ダイオード又はトランジスタ等の他の半導体装置に適用できることはいうまでもない。

【図面の簡単な説明】

【図 1】 (a) は本発明に適用にする第 1 実施形態の発光ダイオードチップの上面図、(b) は図 1 (a) の I b - I b 線矢視断面図である。

【図 2】 第 1 実施形態のチップ型 L E D を示す斜視図である。

【図 3】 第 1 実施形態のチップ型 L E D を示す平面図である。

【図 4】 図 2 及び図 3 の I V - I V 線矢視断面図である。

【図 5】 図 2 及び図 3 の V - V 線矢視断面図である。

【図 6】 (a) は第 1 実施形態において回路基板に発光ダイオードチップを載せた状態を示す平面図、(b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 7】 (a) は第 2 実施形態におけるレジスト膜の配置を示す平面図、(

b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 8】 (a) は第 3 実施形態において回路基板に発光ダイオードチップを載せた状態を示す平面図、(b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 9】 (a) は第 4 実施形態におけるレジスト膜の配置を示す平面図、(b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 10】 (a) は第 5 実施形態において回路基板に発光ダイオードチップを載せた状態を示す平面図、(b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 11】 (a) は第 6 実施形態におけるレジスト膜の配置を示す平面図、(b) はダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【図 12】 第 7 実施形態におけるダイボンディング剤が凝固して発光ダイオードチップの姿勢が保持された状態を示す平面図である。

【符号の説明】

1	半導体チップ（発光ダイオードチップ）
2	第 1 電極部
3	第 2 電極部
10	回路基板
10 a, 10 b	側縁
11、12	端子電極
13	第 1 外部接続用電極
14	第 2 外部接続用電極
15、24	第 1 リード部
16 a, 16 b, 22, 25	第 2 リード部
17	第 3 リード部
17 a	先端部

1 9

モールド部

2 0

半田ペースト（ダイボンディング剤）

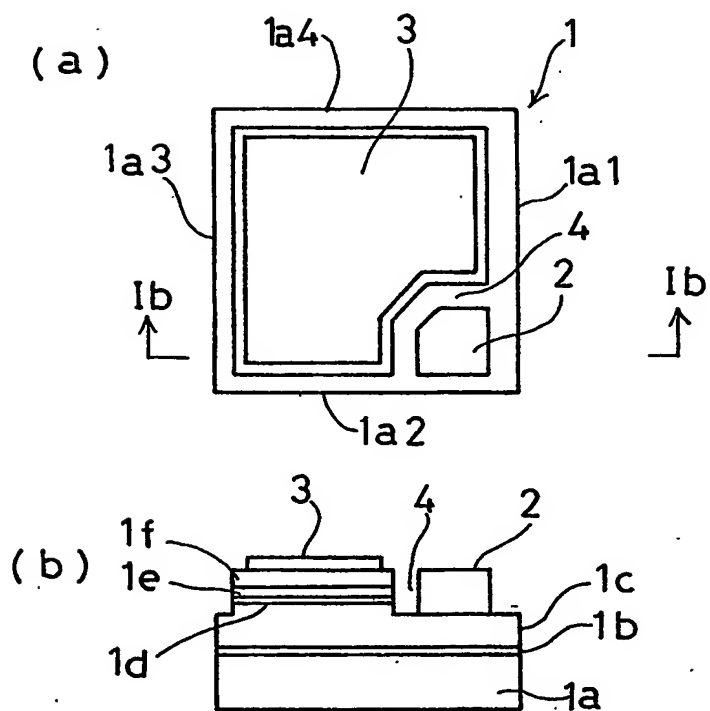
2 3、2 3 a、2 3 b、2 5 a

先端電極片

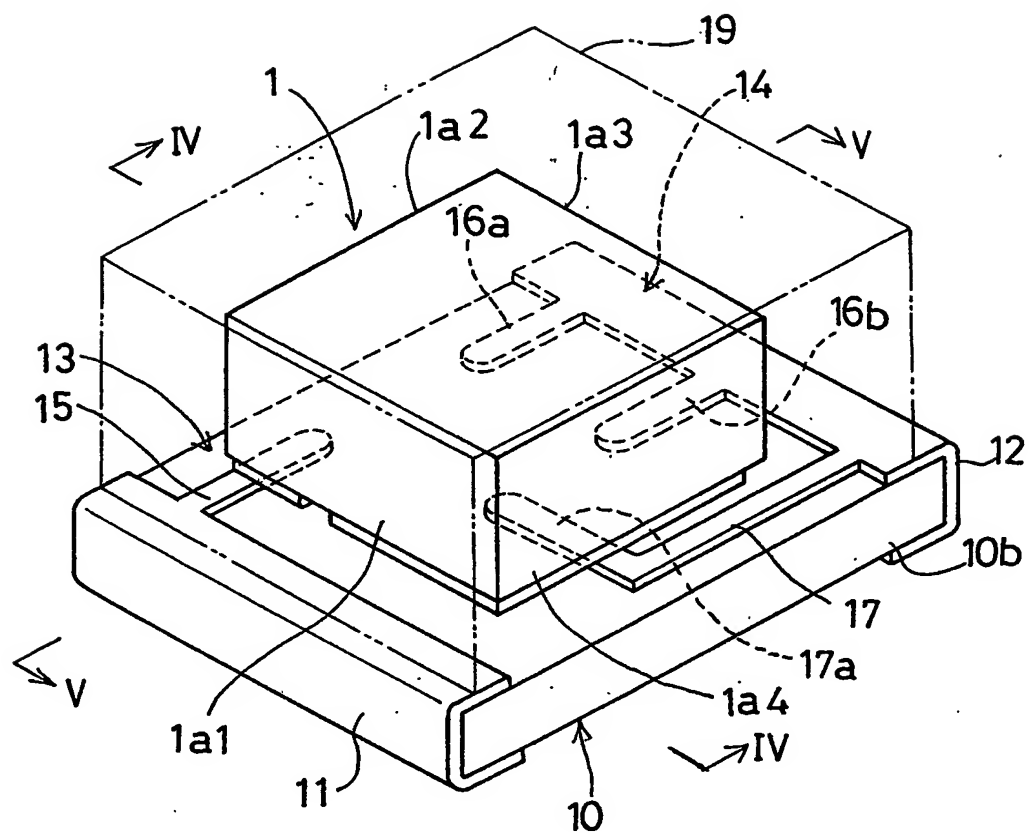
【書類名】

図面

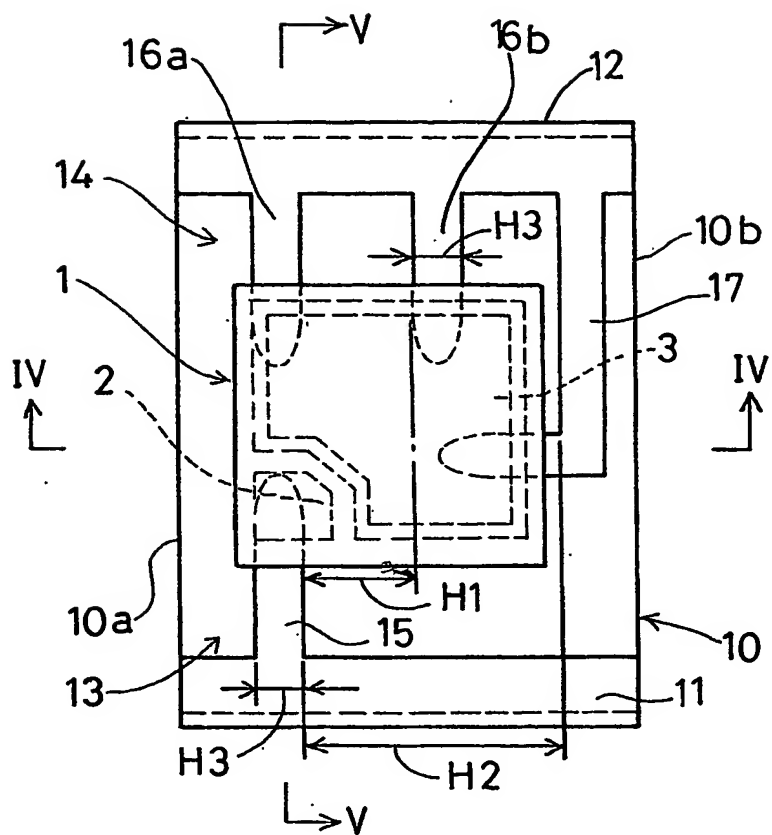
【図 1】



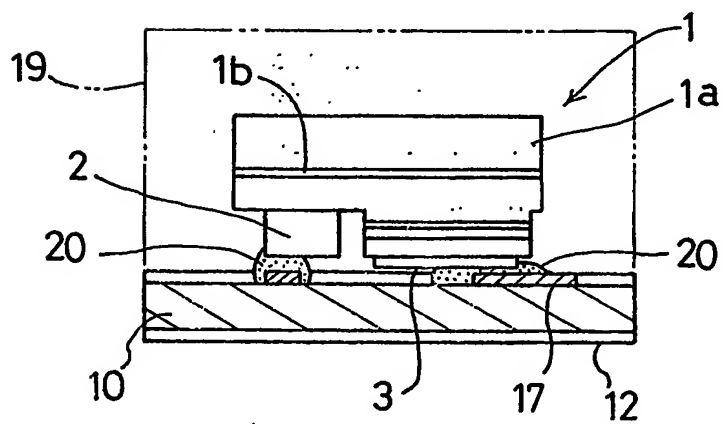
【図 2】



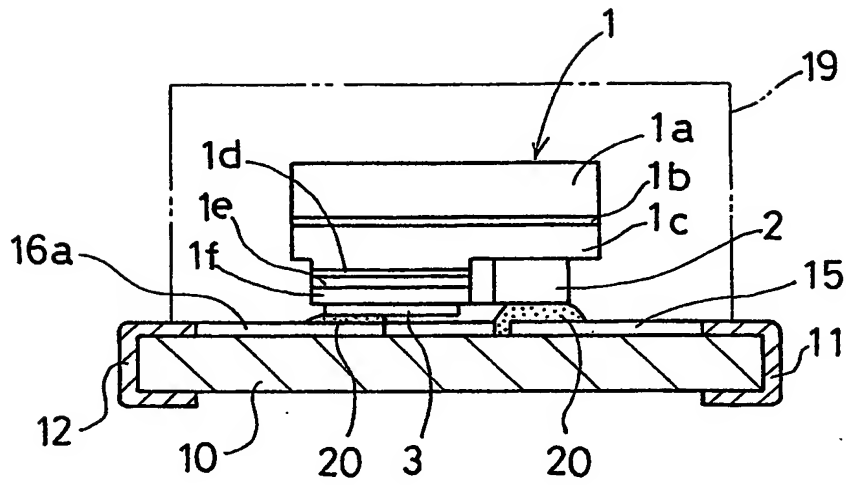
【図 3】



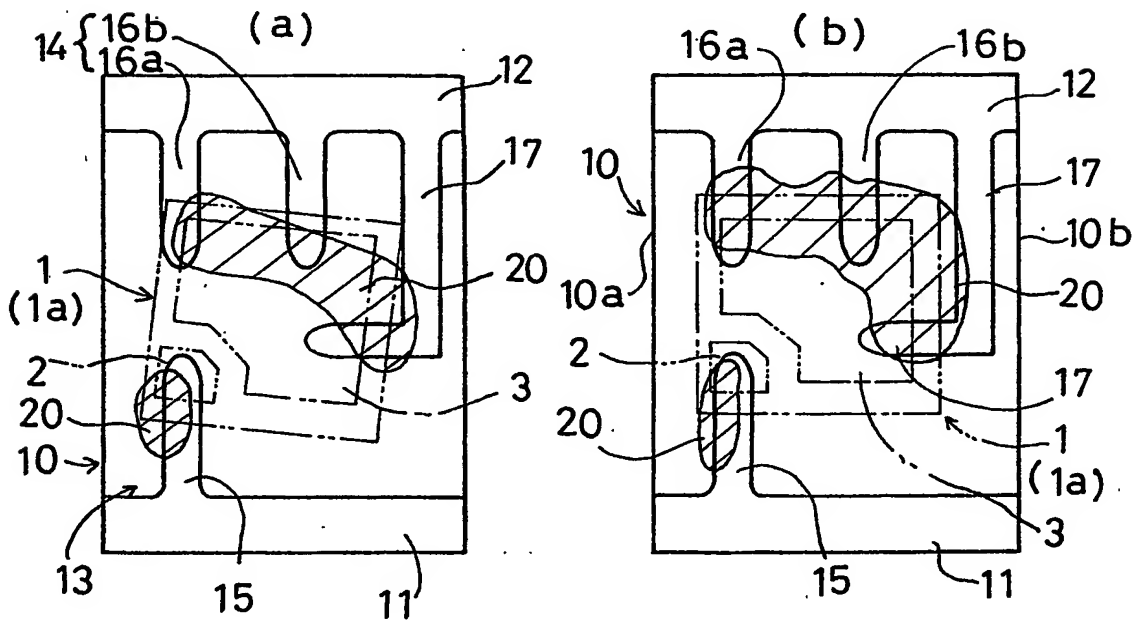
【図 4】



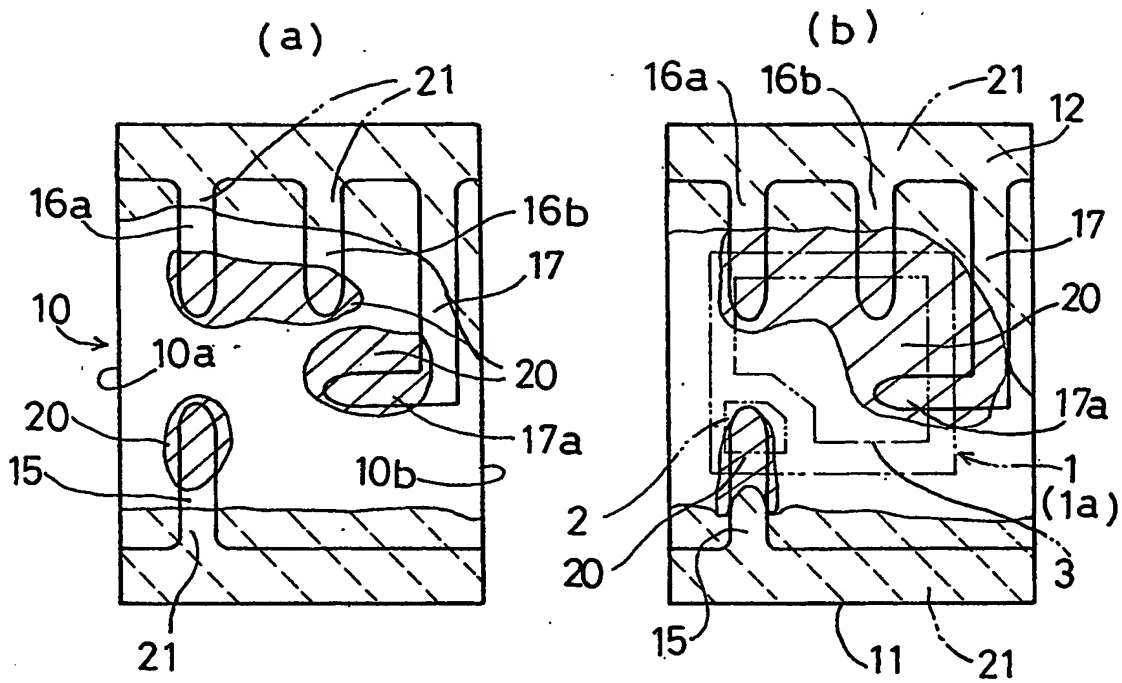
【図5】



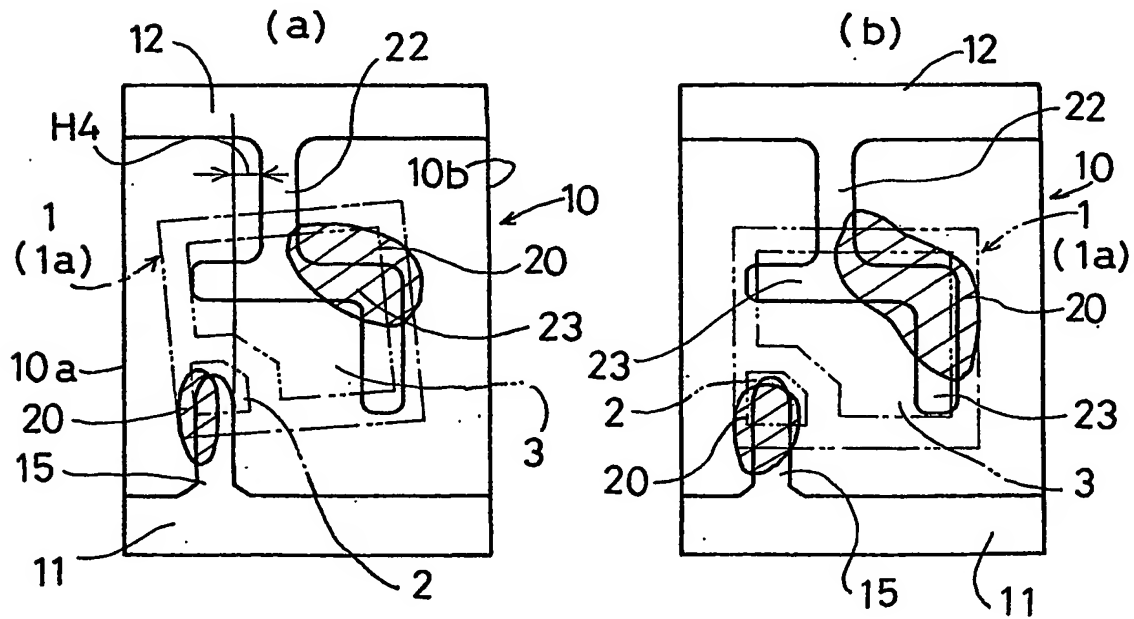
【図6】



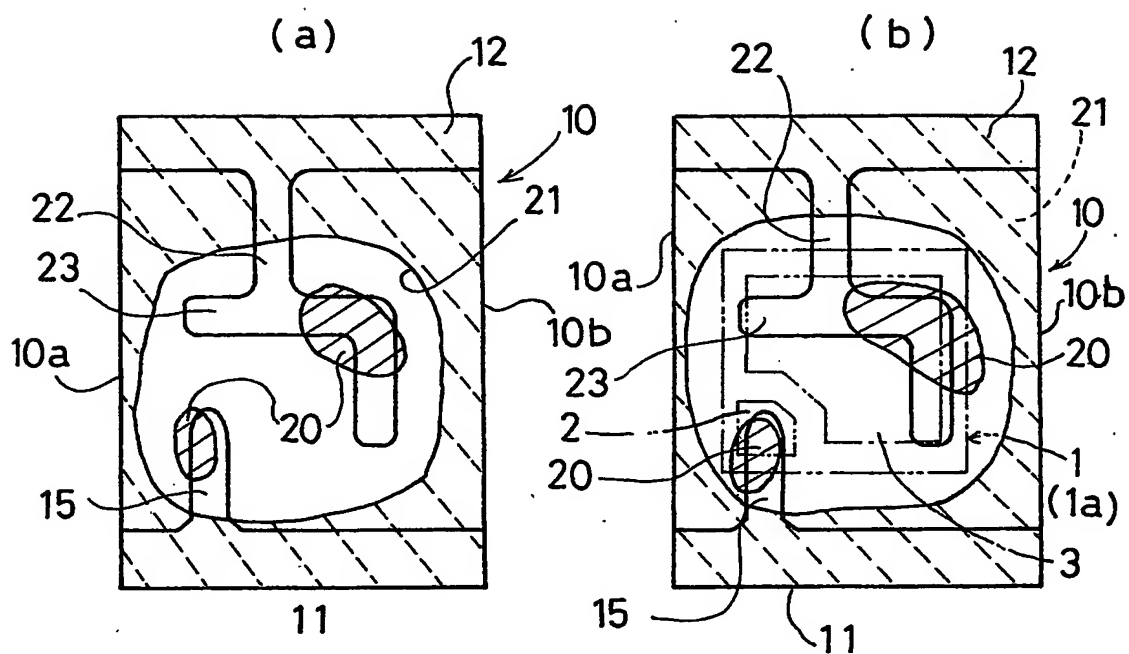
【図 7】



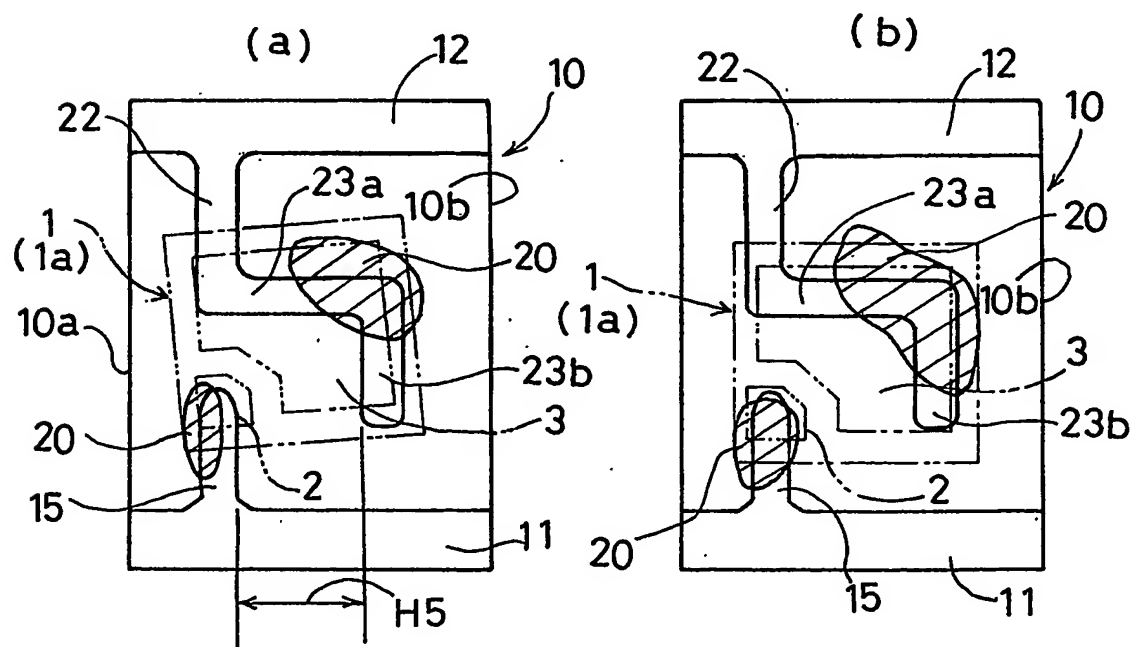
【図 8】



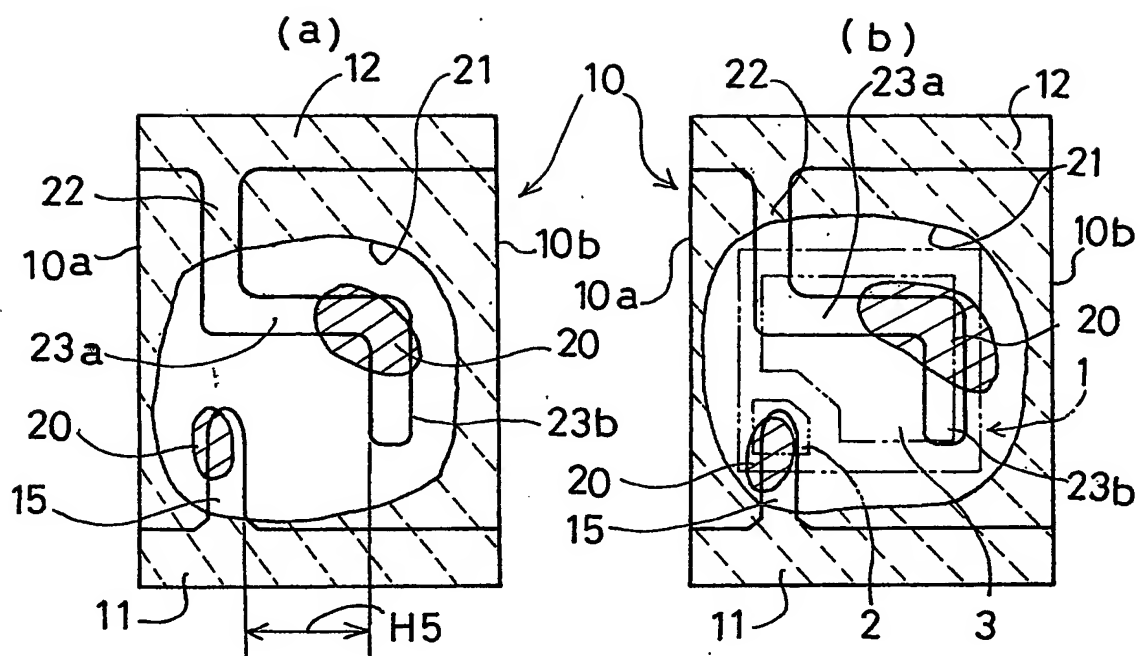
【图 9】



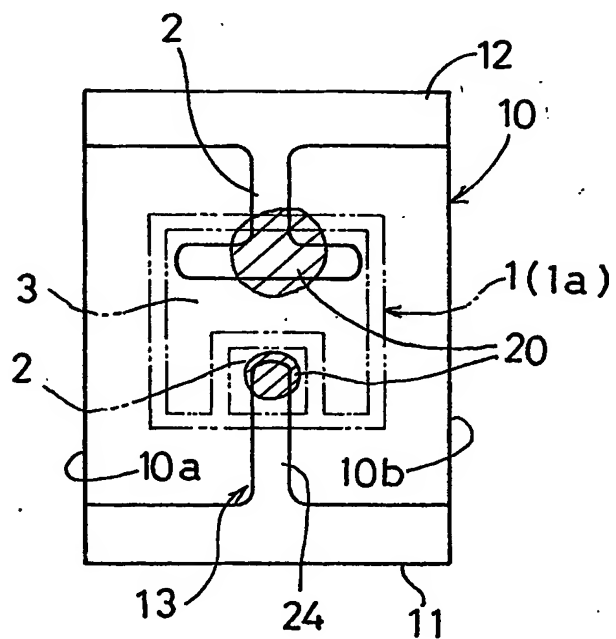
【図 10】



【図 1 1】



【图 1 2】



【書類名】 要約書

【要約】

【課題】 溶融半田の表面張力による半導体チップ 1 が回路基板 1 0 の表面で傾いた姿勢で固定されるのを防止する。

【解決手段】 平面視略四角形状の結晶基板 1 a 一つの角部に形成された 1 つの第 1 電極部 2 と、前記 1 つの角部に対して対角線上に位置する他の角部を挟む結晶基板 1 a の 2 側辺に沿って形成された第 2 電極部 3 とを備えた半導体チップ 1 を、その第 1 電極部 2 及び第 2 電極部 3 と、回路基板 1 0 の表面に形成された第 1 リード部 1 5 と、複数本の第 2 リード部 1 6 a, 1 6 b とを、それぞれ半田ペースト 2 0 により接合するに際して、細巾の 1 本の第 1 リード部 1 5 は結晶基板 1 a における 1 側辺と交差するように伸び、複数の第 2 リード部 1 6 a, 1 6 b は、第 1 リード部 1 5 と反対向きに延び、且つ第 1 リード部 1 5 及び第 2 リード部 1 6 b は、互いに適宜寸法だけ偏倚して配置されている。

【選択図】 図 6

出 願 人 履 歴 情 報

識別番号 [000116024]

1. 変更年月日 1990年 8月22日
[変更理由] 新規登録
住 所 京都府京都市右京区西院溝崎町21番地
氏 名 ローム株式会社

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.